

(주) 하이딥



www.hideep.com

기업 소개

주식회사 하이딥은 2010년에 설립된 Fabless design 회사이며 2022년 코스닥 상장사입니다.

On-cell Flexible OLED 디스플레이를 사용하는 Premium 레벨의 Global 스마트폰, 스마트워치, 태블릿 제품을 목표 시장으로 합니다. 연간 약 18.8 억대 규모의 거대 시장이고, 2024년 스마트폰용으로만 약 8억대가 적용 예상되는 OLED 디스플레이에 대한 혁신적인 Touch 및 Stylus용 플랫폼 솔루션을 개발하고 있습니다.

현재 글로벌 Top-tier 모바일기기 제조사들과 디스플레이 제조사들과 Co-work 하여 Touch와 Stylus 지원용 IC를 디자인하며, 제품 적용을 위한 알고리즘, 센서, 스타일러스 뿐 아니라 UI/UX까지 타 Fabless design 회사들과는 달리 분명한 차별성을 가지는 독자 기술 솔루션을 확보하기 위해 필요한 전체 기술을 개발하는 데에 역량을 집중하고 있고 이외 기술 분야를 넓혀 나가기 위한 노력을 지속하고 있습니다.

2014년 1mm conductive stylus 기술을 최초로 Lenovo 태블릿 모델 들에서 상용화 성공하였고, 2015년 Apple 보다 먼저 3D Force Touch 기술을 Huawei 스마트폰 모델 들에 적용시켜 양산 성공하였으며, 2021년 On-cell flexible OLED 디스플레이를 최초 적용 시작한 Samsung의 스마트워치에서 안정적인 터치 기술을 양산 성공하였습니다. 그리고 또 한번 세상에 없던 기술 솔루션 개발을 진행하고 있습니다.

전 세계 대상으로 최고의 기술 경쟁력 확보가 하이딥의 변함없는 최우선 목표입니다.

하이딥의 인재상

긍정적이고 열정적인 자세, 문제 해결에 대한 적극적인 자세, 평범한 일상에 안주하지 않고 끊임없는 성장을 원하는 분.

Job Open

1) SW

- 담당 업무
 - Embedded sensor system firmware/algorithm 개발
- 자격요건
 - 임베디드 시스템에 관한 기초 지식/개발 경험
 - C, C++ 사용 가능 및 경험
 - 복잡한 문제에 대한 분석 및 해결 능력
 - 긍정적이고 열정적인 자세
- 우대사항
 - Sensor 관련 FW 개발 경험
 - Sensor 관련 양산 경험
 - 신호처리에 관한 배경 지식/개발 경험

2) Digital

- 담당업무 : ASIC Logic 설계 (Digital, HDL, RTL)
- 자격요건
 - 설계 블락 사양 설정, 포괄적 블락 검증
 - Verilog HDL 코딩, 시뮬레이션, 검증
 - 복잡한 문제에 대한 분석 및 해결 능력
 - 긍정적이고 열정적인 자세
- 우대사항
 - Touch sensor, image processing HDL design
 - SoC AMBA bus design & integration
 - FPGA verification
 - Top integration & verification
 - Frontend: Synthesis with DFT, Formality, memory BIST, STA

3) Analog

- 담당업무
 - IC System Research
 - : Analog Front-Ends
 - Analog Circuit Design / Development
 - : ADCs
 - : Low power, low noise OPAMP design
 - : LDOs, BGR design

: Charge pump & Power blocks

- 자격요건
 - R,L,C application 회로에 대한 기초지식
 - IC circuit design 경험자 (OPAMP) : 회로 분석 및 문제 해결 능력
 - Signals & Systems 에 대한 기초지식
 - 책임감이 강하고 협업에 적극적인 자세

4) Solution

- 담당 업무
 - Touch sensing HW 및 stylus HW 개발 및 평가
 - Touch 및 Stylus IC Application 엔지니어링.
 - 개발제품 응용에 대한 다양한 혁신적인 HW개발 업무 진행.
- 자격요건
 - 회로이론 및 전자공학에 대한 기본적인 이해
 - Touch 센싱에 대한 기본지식 및 평가방법에 대한 이해
 - 복잡하고 다양한 데이터 분석 능력
 - PADS 회로도 및 PCB artwork, AutoCAD, and MS office 가능 및 숙련자
 - Oscilloscope, Spectrum Analyzer, Signal Generator, 및 RLC Meter 장비 사용가능
 - 혁신적인 생각과 긍정적인 마인드 소유자
 - 3년 이상의 Touch 또는 전자공학 분야 개발 업무 경력자
- 우대사항
 - COMSOL 또는 ANSIS의 해석 시뮬레이션 Tool사용 가능자
 - 영어/중국어 능숙 또는 엔지니어링 수준 대화 가능자

5) Layout

- 담당 업무
 - 터치콘트롤러 SoC의 Analog Layout
 - ✓ Analog layout : touch AFE(Analog Front End), bias, IO, ESD, high voltage blocks like charge pump 등
 - ✓ Layout을 위한 회로 설계 엔지니어와의 협업
 - IC Top Layout
 - ✓ Analog+Digital로 구성된 mixed mode SoC의 Top layout
 - ✓ Digital PnR Block을 Integration하기 위해 디지털 PnR 엔지니어와의 협업
- 자격요건
 - Analog IC Layout 컨셉에 대한 지식과 이해
 - Cadence Virtuoso Layout tools에 대한 경험
 - Calibre등의 검증 Tool을 이용한 DRC/LVS 경험
- 우대사항

- 본인이 Layout 진행한 IC의 대량 양산 경험
- Skill/Perl 등과 같은 스크립트 사용능력

6) Admin.

- 담당업무 : 공시/IR/주식업무
- 필수요건 : 상장사 공시 및 IR, 주식 업무 3년 이상
- 우대사항
 - 외부투자유치 실무업무 수행자
 - 영어 가능자